

CLIPPEDIMAGE= JP356064480A JP 56-064480
PAT-NO: JP356064480A
DOCUMENT-IDENTIFIER: JP 56064480 A
TITLE: MANUFACTURE OF SEMICONDUCTOR DETECTOR
FOR RADIOACTIVE RAY

PUBN-DATE: June 1, 1981

INVENTOR-INFORMATION:

NAME
SATO, NORITADA
YABE, MASAYA

ASSIGNEE-INFORMATION:

NAME
COUNTRY
FUJI ELECTRIC CO LTD N/A

APPL-NO: JP54139490

APPL-DATE: October 29, 1979

INT-CL_(IPC): H01L031/18; G01T001/24

ABSTRACT:

PURPOSE: To obtain the titled detector without damaging the crystallizing property of the semiconductor by a method wherein a surface of the semiconductor is coated with metal or an alloy, the metal or the alloy is alloyed with the semiconductor by irradiating laser rays to the surface, and an impurity introducing region or an adhering region of an electrode and the semiconductor is formed into the semiconductor.

CONSTITUTION: Au vapor 6 containing Sb evaporated by using resistance heating or electron beams is evaporated on a surface of P type Si substrate 1 having ultra- high resistivity in vacuum through a mask 7, and an alloy layer 8 of Au and Sb is formed. Al vapor 9 is similarly evaporated on the back of the substrate 1 through a mask 10, an Al layer 11 is made up, laser rays 12 such as ruby laser are uniformly irradiated onto both sides of the substrate 1, and these metallic layers 8, 11 are melted, and alloyed with the substrate 1. Thus, an N type layer 13 by Sb contained in Au of the layer 8 and a P<SP>+</SP> type layer 14 by Al in the layer 11 are each formed on the surface layer sections of the both sides of the substrate 1, and P<SP>+</SP>PN structure is made up. Surface barriers may be formed in place of the junction.

COPYRIGHT: (C) 1981, JPO&Japio

⑯ 日本国特許庁 (JP)

⑮ 特許出願公開

⑯ 公開特許公報 (A)

昭56—64480

⑯ Int. Cl.³
H 01 L 31/18
G 01 T 1/24

識別記号

厅内整理番号
6824—5F
2122—2G

⑯ 公開 昭和56年(1981)6月1日

発明の数 1
審査請求 未請求

(全 3 頁)

⑯ 半導体放射線検出器の製造方法

⑯ 特 願 昭54—139490

⑯ 出 願 昭54(1979)10月29日

⑯ 発明者 佐藤則忠

川崎市川崎区田辺新田1番1号
富士電機製造株式会社内

⑯ 発明者 矢部正也

川崎市川崎区田辺新田1番1号
富士電機製造株式会社内

⑯ 出願人 富士電機製造株式会社

川崎市川崎区田辺新田1番1号

⑯ 代理人 弁理士 山口巖

明細書

1. 発明の名称 半導体放射線検出器の製造方法

2. 特許請求の範囲

1) 超高比抵抗半導体層内に電圧印加の際空乏層を形成する手段と、放射線入射時に空乏層に生ずる電子・正孔対により発れる電流を検出信号として取出すための電極とを有する半導体放射線検出器の製造方法について、半導体表面に金属または合金よりなる層を被覆した後レーザ光を照射して該金属または合金を前記半導体に合金化することにより半導体層内に不純物導入領域を形成しあるいは電極と半導体とを接觸することを特徴とする半導体放射線検出器の製造方法。

3. 発明の詳細な説明

本発明は超高比抵抗高純度の半導体を使用する半導体放射線検出器の製造方法に関する。

このような半導体放射線検出器は第1図に示すように、例えば10000ないし100000n⁺/cm²の超高比抵抗p形シリコン板1にそれぞれ対応する不純物を導入してp⁺層2およびn層3を形成し、さらに

各層の上に金属電極4および5をそれぞれ設けている。この検出器の使用に際しては両電極4および5を介してn層3側が正となるような直視電圧を印加する。pn接合に対するこの逆電圧により高比抵抗領域1内に空乏層を生じ電流はほとんど流れない。このシリコン板内に放射線が入射すると空乏層内に正孔・電子対が発生し、電界によつてそれぞれ両電極4、5に達して電流となる。空乏層は入射する放射線をできるだけ多く利用するため、容積の大きいことが必要であり、従つて空乏層が十分に伸びるように上述の如く超高比抵抗シリコンが用いられる。このような半導体放射線検出器の製造工程中に高温での処理を行うと、超高比抵抗シリコンに格子欠陥が生じたり重金属イオンが侵入したり、あるいは結晶中に含まれる酸素がドナー化したりする。このためライフタイムが低下して放射線入射時の検出電流が低下し、あるいはシリコンの比抵抗が低下して空乏層が薄くなるなどの不都合を生ずる。即ち半導体技術で不純物を導入するために一般的に用いいる拡散法は高温

本発明は高比抵抗半導体の結晶性を損なうことなく、半導体の一部に不純物を導入しあるいは接着強度の高い電極を形成できる半導体放射線検出器の製造方法を提供することにある。

この目的は半導体表面に金属または合金よりなる層を被覆した後レーザ光を照射してその金属または合金を半導体に合金化し、もつて半導体層内に不純物導入領域を形成しあるいは電極と半導体とを接着することによって達成される。

以下図を引用して本発明の実施例について説明する。第2圖(a)図において超高比抵抗p形シリコン板1の上面に、抵抗加熱または電子ビームにより蒸発させたアンチモンを含む金の蒸気6をマスク7を通して真空蒸着し、金アンチモン合金層8を形成する。また第2(b)図に示すように、反対側の面に同様にアルミニウム蒸気9をマスク10を通して蒸着し、アルミニウム層11を形成する。蒸着層8および11の厚さは1000~3000Å程度である。この場合真空蒸着の代りにスペッタリングを用いてもよくあるいは薄い箔を貼つてもよ

- 4 -

い。次に第2(c)図に示すように、両側から例えば出力1~100J/cm²のルビーレーザまたはNdYAGレーザによりレーザ光12を一様に照射し、金属層8および11を融解させてシリコン板1と合金化させる。これにより第2(d)図に示すように、層8の全中に含まれるアンチモンによつて層13が形成されてシリコン板1との間にpn接合をつくり、アルミニウムによつてp⁺層14が形成されてアルミニウム層11とシリコン板1との間にオーム接触をつくる。この結果第1図と同様のp⁺-p- n 構造が形成され、同時に第1図の電極4、5に対応する金属層11および8を備えた放射線検出器素子が完成する。これらの工程の間に超高比抵抗シリコン板の大部分は高圧にさらされることなく、従つて比抵抗の変化あるいはライフタイムの低下を生ずることがない。しかも表面電極8はシリコン板1との界面で合金化しているので強く接着しており、表面に露出していても外力により剥離することがない。なおシリコン板として○形のものを用いれば第2(a)~(d)図と全く同じ

- 5 -

工程でn⁺-n-p構造の素子を得ることができる。

第3(a)~(e)図は別の実施例を示す。すなわち第3(a)図においてシリコン板1の上面にりん、アンチモンあるいは砒素を含む溶液を塗布乾燥して塗膜15を形成した後、第3(b)図におけるようにマスク7を通して金蒸気16により金層17を蒸着する。以後、第2(b)~(c)図と全く同一の第3(c)~(d)図の工程を行えば、第3(e)図に示すように塗布されたりん、アンチモンあるいは砒素を含むロ層18が生じ、第2(a)~(d)図によるものと同様にp⁺-p-n-p構造またはn⁺-n-p構造の素子を得ることができる。またほう素、インジウムあるいはガリウムを含む溶液を塗布することによりp層を形成することもできるし、金属として金の代りに白金、ニッケルあるいはクロームなども用いることができる。

本発明はpn接合の代りに表面障壁を有する放射線検出器にも適用でき、第4(a)~(d)図はその実施例の工程を示す。先ず第4(a)図に示すように、超高比抵抗p形シリコン板1に抵抗加熱また

- 6 -

は電子ビームで蒸発させた金属、例えば金の蒸気 16 をマスク 7 を通して真空蒸着することにより金属 19 を形成し、次いで第 4 (b) 図に示すようにレーザ光 12 を照射して金属 19 とシリコン 1 を合金化させ合金層 20 を形成することによりオーム接触電極 19 を得る(第 4 (c) 図)。さらに同じく第 4 (c) 図に示すように、シリコン板 1 の反対側の面にアルミニウム蒸気 9 をマスク 10 を通して蒸着し、アルミニウム層 21 を形成する。このアルミニウム層 21 はシリコン板 1 との間に表面障壁を形成するので、第 4 (d) 図に示す表面障壁形放射線検出器素子が得られる。

上述のように本発明によればレーザ光の照射により半導体と金属層との界面において触解をひきおこして合金化させ、半導体中に不純物を導入してpn接合またはオーム接触を形成することができ、半導体の高比抵抗領域を加熱することができるので結晶性あるいは純度を損なうことがない。また半導体上に覆る金属層は外力によつて剥離されるとのない強固な接着を半導体との間に形成してい

- 7 -

特開昭56- 61480(3)

るので、組立ての際あるいは電極を表面に露出しての放射線検出器の使用の際の信頼性が高い。さらにこの金属層は蒸着又はスパッタリングによつて設けることができるので 1000~3000 Å の厚さ化することができ、入射放射線粒子に対する検出効率の低下を少くすることができる。

4. 表面の簡単な説明

第 1 図は半導体放射線検出器の構造の一例を示す断面図、第 2 (a) ~ (d) 図は本発明による検出器の製造方法の一実施例の工程説明図、第 3 (a) ~ (e) 図および第 4 (a) ~ (d) 図はそれぞれ異なる実施例の製造工程の説明図である。

1 … 超高比抵抗半導体、4, 5, 8, 11, 17, 19, 21 … 電極、12 … レーザ光、13, 14, 18, 20 … 合金化領域。

六六八九五七 山口 勝

- 8 -

